# CI Brazil - CEITEC



#### Conteúdo

- Missão/Visão
- Introdução
- Gestão e Estratégia
  - Organograma
  - Marketing e
     Desenvolvimento de Negócios
  - Recursos Humanos
  - Parcerias
- Infra-estrutura
  - Hardware
  - Ferramentas
  - Recursos

- Em conclusão: Altus e RFID
- Corrente: Modulador TV Digital
- Em prospecção
- Avaliação das medidas de governo
- Propostas/Próximos Passos



#### Visão

Ser referência na geração de soluções inovadoras em tecnologia eletrônica, contribuindo para o desenvolvimento social, científico e econômico do país.

To be a reference in innovative microelectronic solutions aiming at Brazilian social, scientific and economic growth.

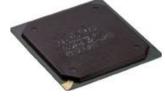
Tecnologia Eletrônica Avancada

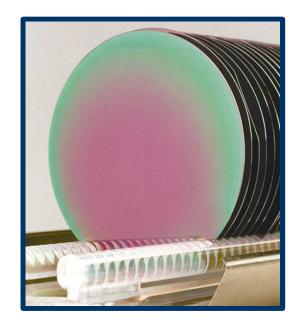


#### Missão

Desenvolver soluções inovadoras em eletrônica e tecnologias da informação, com alto padrão de qualidade, atendendo às necessidades do mercado

To develop high quality innovative and market-oriented IT and electronic solutions.

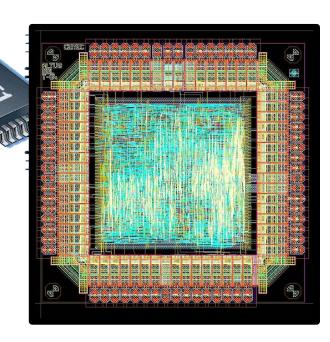






#### Introdução

- Highlights
  - O Centro de Design está em funcionamento desde 2005
  - 2 chips já foram completamente desenvolvidos
  - Desenvolvemos um IP interno (8051)





#### Introdução

- Highlights
  - Existe um plano para desenvolvimento de produtos e negócios
  - No CEITEC trabalham hoje mais de 20 projetistas
  - Aprovado chip para TV Digital



Tecnologia Eletrônica Avancada





- Organograma
  - Diretoria:
    - Presidente
      - Sérgio Souza Dias
    - Diretor Administrativo e Financeiro
      - Évison Córdova
    - Diretor Técnico
      - Sergio Bampi





- Organograma
  - Gerência
    - Centro de Design: Edelweis Ritt
    - Fábrica: Celso Peter
  - -Centro de Design:
    - Líderes de Projeto
    - Roberto Pacheco e Murilo Pessati
      - Projetistas







- Marketing e Desenvolvimento de Negócios
  - Carlos Zaffari
  - Miguel V. Petkovicz
- Visitas a várias empresas
- Mais de 10 projetos em prospecção
- Desenvolvimento de uma estratégia de produtos para fábrica e design



- Recursos Humanos
  - -Plano de Carreira e Cargos e salários estabelecido
  - -Pessoal para RH
  - Banco de Currículos
  - Exame de Adesão





- Recursos Humanos/Equipe Digital
  - Carlo Mestre Illinois
  - Janaina Mestre UnB
  - Vitor Mestrando UFRGS
  - Melissa Mestre PUC-RS
  - Fabio Mestrando UFRGS
  - João Fragoso Doutor TIMA França
  - Alexandre Amory Doutorando UFRGS





- Recursos Humanos/Equipe Digital Backend
  - Cristiano Santos Mestre UFRGS
  - Cristiano Lazzari Doutorando UFRGS
  - Marcelo Moraes Mestre UFRGS
  - Daniel Ferrão afastado para estágio
  - Leonardo Londero afastado para doutorado sanduíche





- Recursos
   Humanos/Equipe
   Analógica
  - Rafael Mestre UnB
  - Laurent Doutor IXL França
  - Cristian Doutor IXL França
  - Rodrigo Mestre USP
  - Leonardo Bacharel UFRGS
  - Adriano bacharel UFRGS





- Parceiros
  - Cadence/Anacom
  - Jazz Semiconductors
  - Xfab
  - Freescale
  - · 12A
  - · CSEE
  - · CBS
  - UFRGS
  - UNISC
  - PUCRS

- Parceiros
  - RF Telavo
  - Altus
  - Innalogics
  - Planejar
  - UnB
  - IMS
  - Exatron



Tecnologia Eletrônica Avancada

Os projetos CEITEC são apoiados por FINEP, CNPq e BNDES

- Empresas visitantes:
  - Cadence
  - Encore
  - Freescale
  - Fujitsu
  - Mentor Graphics
  - National Semiconductors
  - NXP
  - ST Microelectronics
  - Synopsys
  - Toshiba
  - Xfab



- 19/04 MCT
- 17/05 Toshiba
- 10/7– Ministros
- 07/08 Governador
   RS





Tecnologia Eletrônica Avancada



### 25/09 Visita do presidente Lula











- Hardware:
  - -16 workstations Dell (+ 10)
- Ferramentas
  - Cadence está sendo usada desde março de 2005
- Recursos
  - -FINEP Microeletrônica/CEITEC
  - -CNPq RHAE Inovação 2004/2005
  - -BNDES



#### **Balanço da Cadence**

CEITEC Platinum Card					
Date	Unallocated		Reallocated	To	Notes
26-Sep-06	\$ 12.000.000				
16-Nov-06	\$ 11.975.000	\$	25.000	CEITEC	initial balance
29-Nov-06	\$ 11.910.000	\$	65.000	CEITEC	
16-Jan-07	\$ 11.860.000	\$	50.000	LSI-Tec	Initial balance
26-Feb-07	\$ 11.765.000	\$	95.000	CEITEC	
14-Mar-07	\$ 11.665.000	\$	100.000	CETENE/LINCS	Initial balance



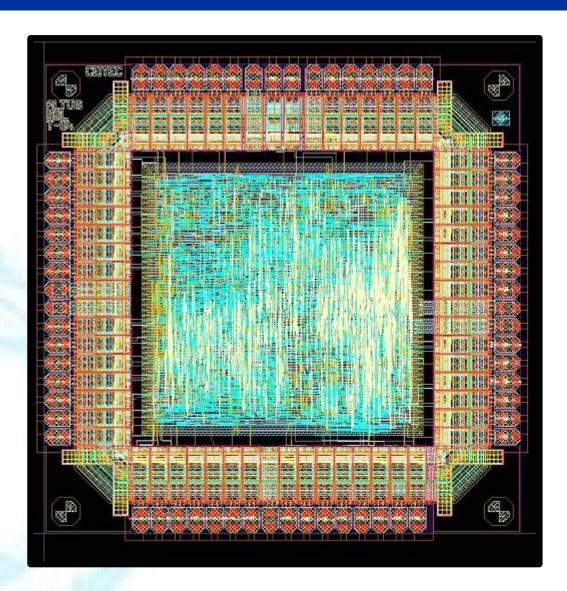


evolução em automação

- Altus Project
  - · CPLD
  - Proprietary communication Protocol (GBL)
- Requirements:
  - Reliability
  - Low Power









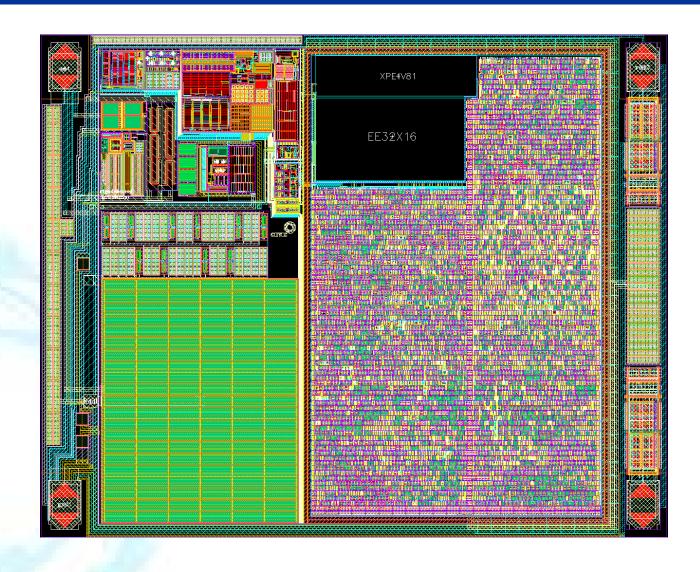


- PUC/INNALOGICS Project
  - · RFID
- · Requirements:
  - Mixed signal
  - Low Power
  - · RF (UHF)











# Projeto de Chip para TV Digital

- Modulador Televisão Digital:
  - -Modulador ATSC-T, ISDB-T e DVB-T;
  - -Parceria com RF
    Telecomunicações e PUCRS.







#### Avaliação das Medidas

- Bolsas CI Brasil Problemas de implementação
- IP Deveria existir uma compra compartilhada na mesma linha da EDA
- Programação para liberação de recursos para facilitar o planejamento dos centros



#### **Propostas**

- Interesses CEITEC:
  - Uso das ferramentas da Cadence pelos centros
  - -Programa de treinamento
  - Design para serem fabricados pelo CEITEC
- Sugestões:

Tecnologia Eletrônica Avancada

-Criar alguns grupos para tratar temas específicos, por exemplo,





O Português O English



www.ceitec.org.br